

Nom	Placentino
Prénom	Lucas
Section (année, orientation)	BA3 IRCI Électronique et Télécommunications
Coordonnateur académique	Milojevic, Dragomir
Université d'origine	ULB (BRUXEL04)
Université d'accueil	NYMCTU Taiwan
Dates (début-fin) de la mobilité	Février 2024 - Juin 2025
Type de mobilité	Autre convention



- 1° Composer le master complet MA1+MA2 par année et par quadrimestre
- 2° Doubles diplômes : si vous partez en BA3+MA1, modifier l'en-tête des années

	Mnémonique	Titre	ECTS	Lieu
MA1 Q1	ELEC-H409	Digital architectures and design	4	ULB (BRUXEL04)
	ELEC-H417	Communication networks : protocols and architectures	5	ULB (BRUXEL04)
	ELEC-Y400	Analog electronics	5	ULB (BRUXEL04)
	ELEC-Y413	Signal theory	4	ULB (BRUXEL04)
	ELEC-Y430	Digital signal processing	4	ULB (BRUXEL04)
	MATH-H407	Control system design	5	ULB (BRUXEL04)
	ELEC-Y404	Operating systems and security	4	ULB (BRUXEL04)
	SOUS TOTAL MA1/Q1			31
MA1 Q2	535225	Integrated Circuit Design Laboratory	6	NYMCTU Taiwan
	535365	Energy Materials and Devices	6	NYMCTU Taiwan
	535369	Green energy nanotechnology	6	NYMCTU Taiwan
	535306	Analog IC Design	6	NYMCTU Taiwan
	535367	Device Design and Simulation Lab.	6	NYMCTU Taiwan
	SOUS TOTAL MA1/Q2			30
SOUS TOTAL MA1			61	
MA2 Q1	STAG-H502	Internship (2 months)	6	ULB (BRUXEL04)
	ELEC-Y411	High-frequency Electronics and Antenna	5	ULB (BRUXEL04)
	ELEC-Y515	Nano-Electronics Devices & Technologies	5	ULB (BRUXEL04)
	ELEC-Y548	Photonics	4	ULB (BRUXEL04)
	ELEC-Y541	Multiprocessors and Reconfigurable Architectures	3	ULB (BRUXEL04)
	SOUS TOTAL MA2/Q1			23
MA2 Q2	ELEC-H505	Advanced digital architecture	5	ULB (BRUXEL04)
	ELEC-Y415	Software and engineering for embedded systems	5	ULB (BRUXEL04)
	MEMO-H503	Master thesis in Electrical Engineering	24	ULB (BRUXEL04)
	ELEC-Y540	Project Computer Engineering	3	ULB (BRUXEL04)
	SOUS TOTAL MA2/Q2			37
SOUS TOTAL MA2			60	
TOTAL MASTER			121	

JUSTIFICATION DU CHANGEMENT (si ultérieur à deux semaines après le début de l'échange)	SIGNATURES
	Étudiant :
	Coord. académique :